

DOCUMENTS REPONSE

Partie B

Q7

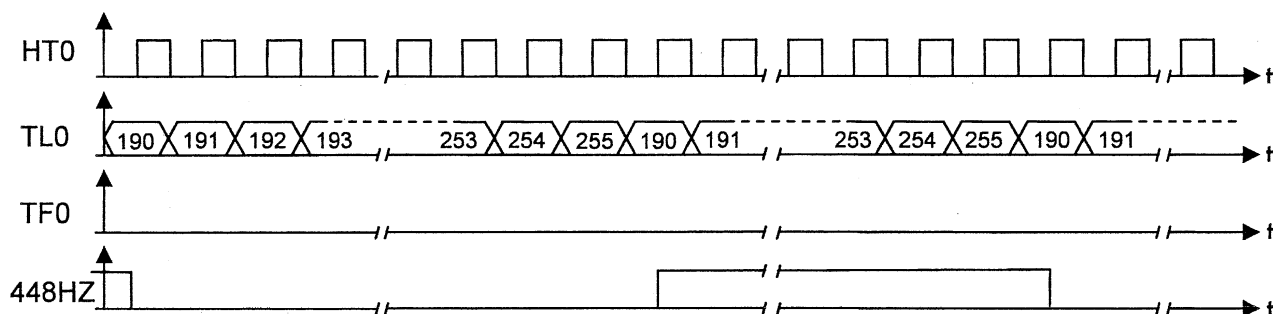
Ligne

```

1  TCON = TCON & 0b11011111 ; // remise à zéro du drapeau d'interruption TF0
2  if ( (P1 & 0b_____ ) == 0x00 ) ; // test de l'état logique de P1.4 (448HZ)
3  {
4  _____ ; // mettre à 1 la patte P1.4 (448HZ)
5  }
6  else
7  {
8  P1 = P1 & 0b _____ ; // mettre à 0 la patte P1.4 (448HZ)
9  }
10 rti; //retour du sous programme

```

Q8



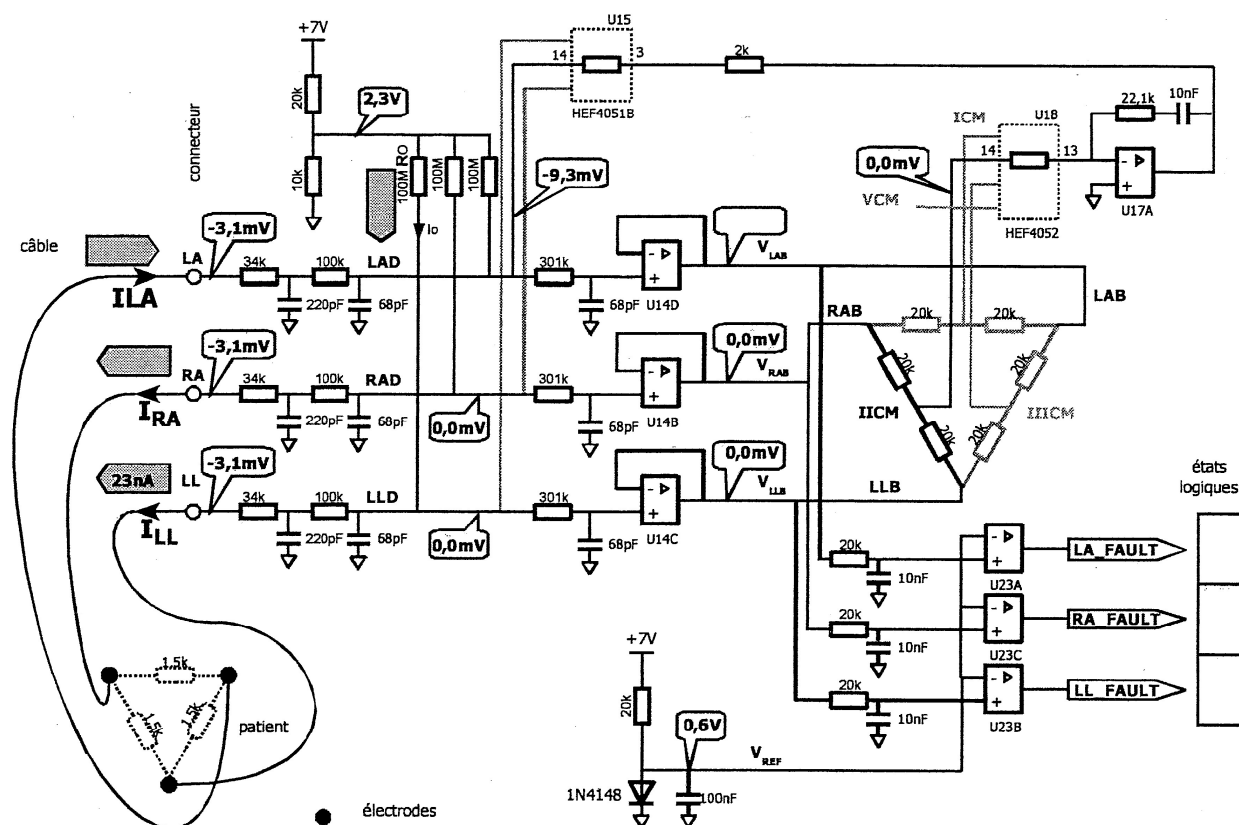
Partie C

Q10

SEL3	SEL2	SEL1	SEL0
	0		

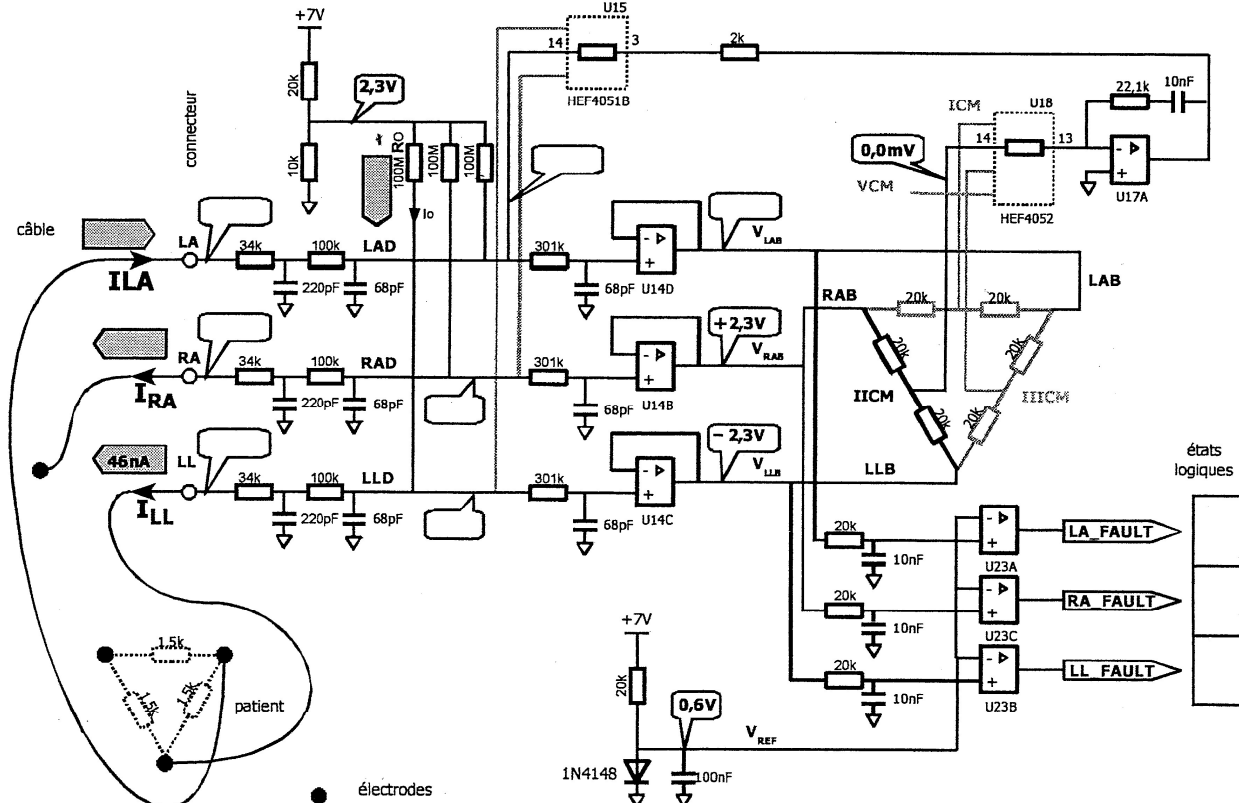
Q11

Sélection de la voie II / détection des électrodes débranchées (schéma structural simplifié)



Q13, Q15 et Q16

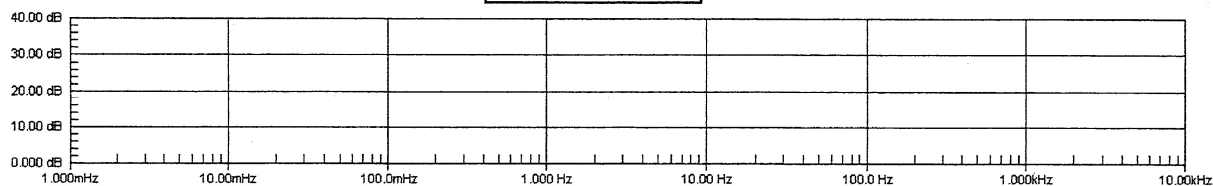
Sélection de la voie II / électrode RA débranchée (schéma structural simplifié)



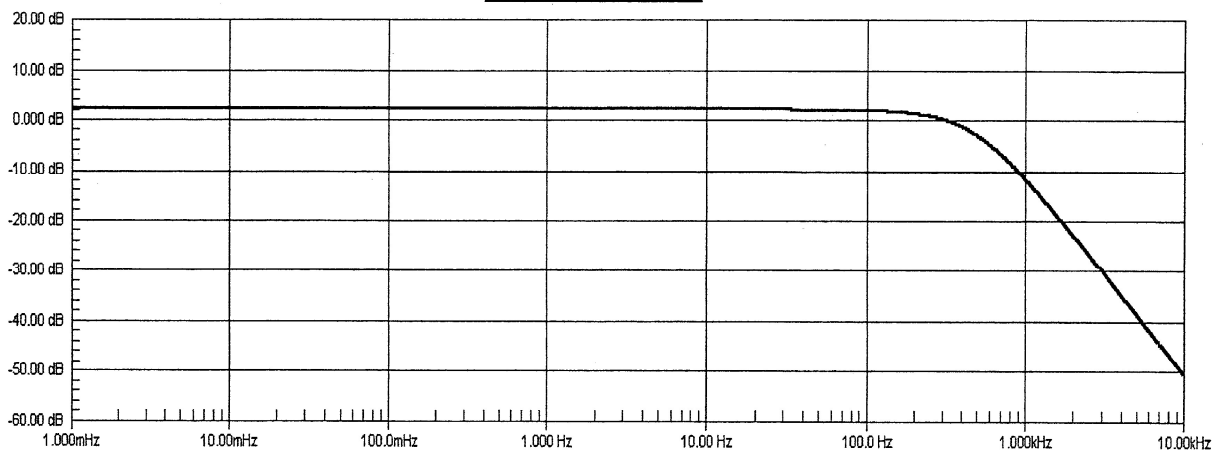
Partie D

Q18, Q19 et Q21

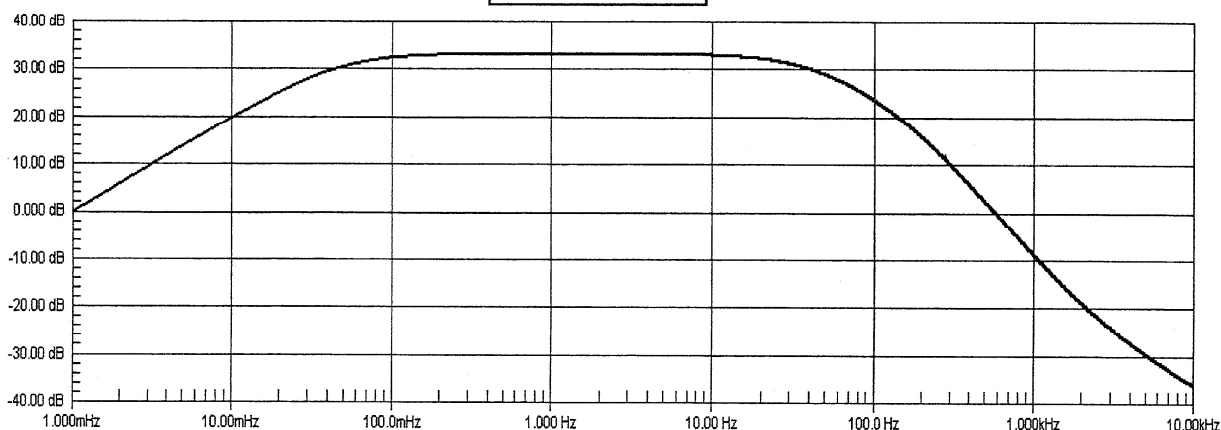
$G_1(f)$ dB



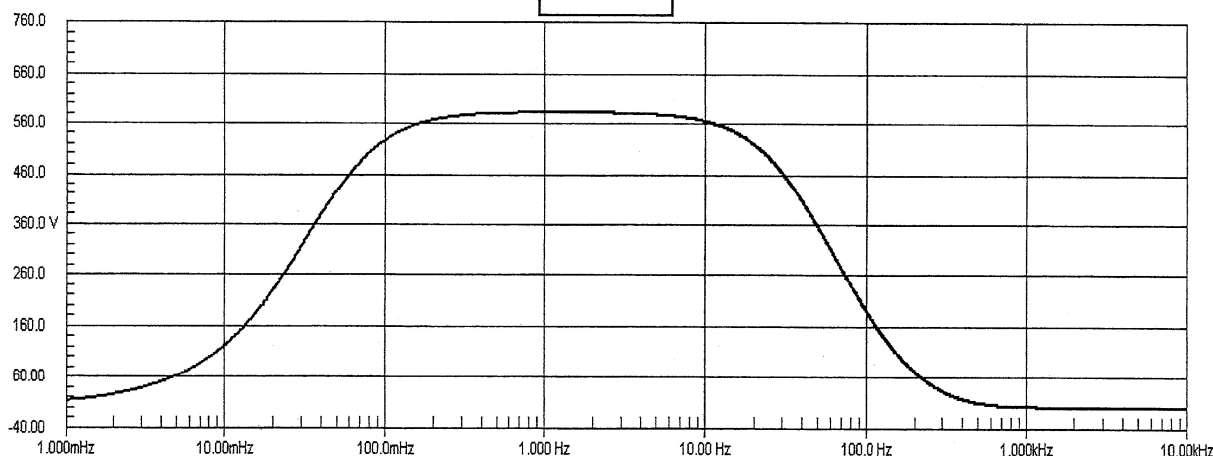
dB



dB

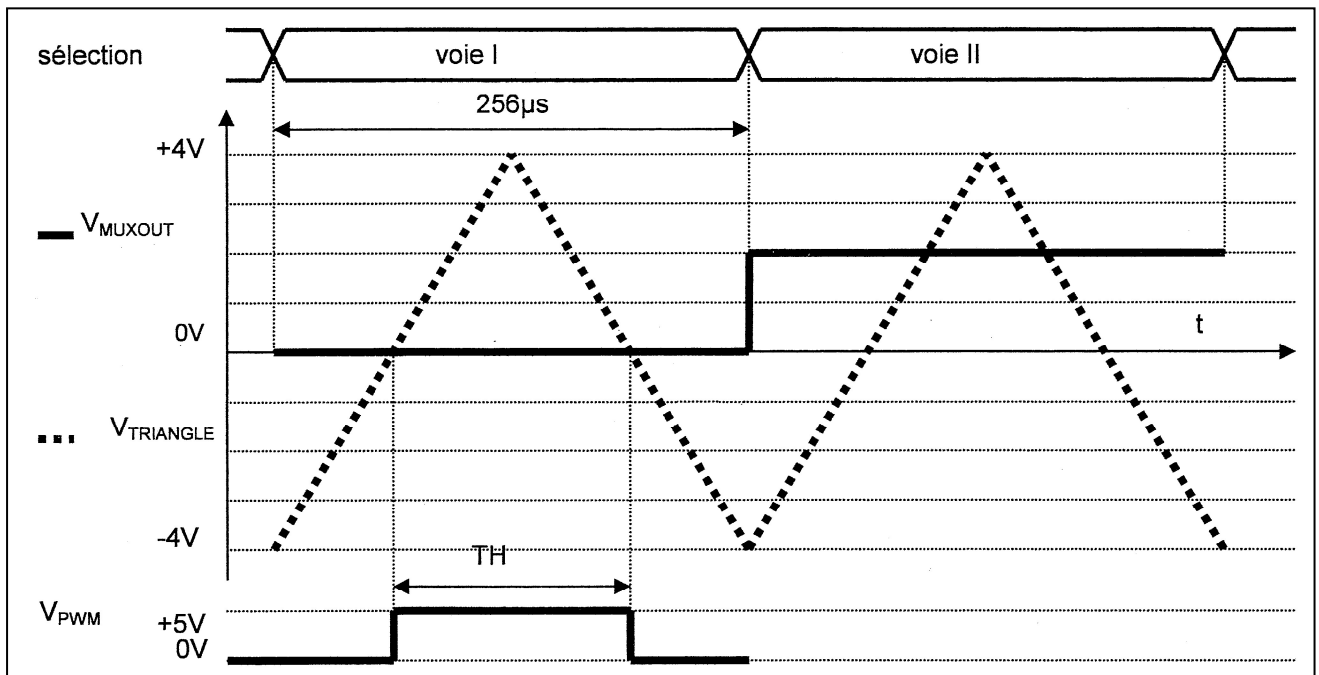


$|A(f)|$



Q24

Conversion tension-durée



Q25

Voie sélectionnée	Voie I	Voie II
Tension V_{MUXOUT}	0V	2V
TH		

Partie E

Q31

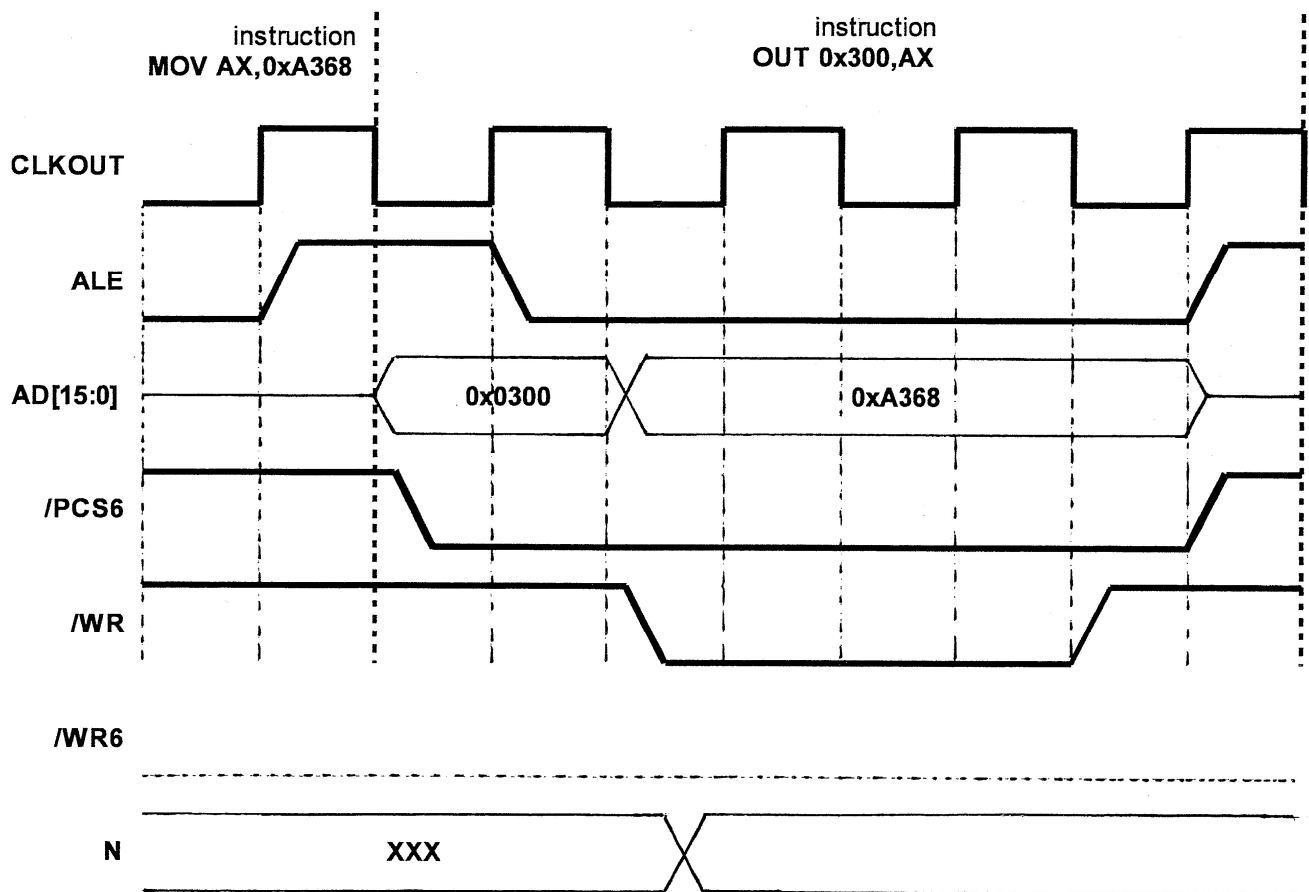
	Minimum	Maximum
N		
V_{HLO}		

Q32 et Q36

Extrait du listing du programme de test :

```
MOV AX,0xA368
OUT 0x300, AX
```

Chronogrammes associés à l'exécution de ces 2 instructions



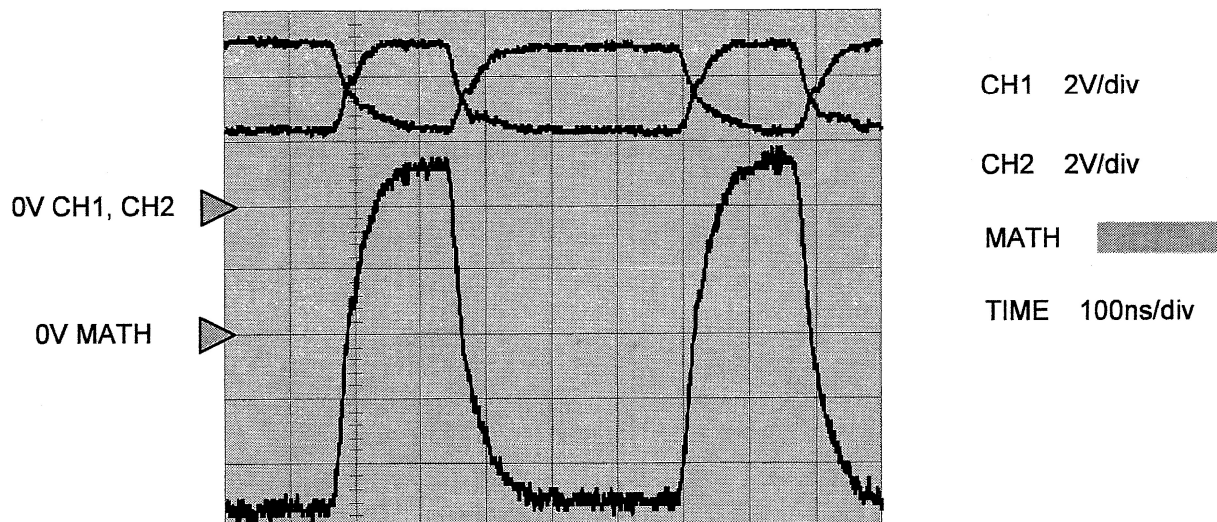
Q35

Rang du bit	15	14	13	12	11	10	9	8	7	6	5	4	3	2	1	0
Valeur binaire																

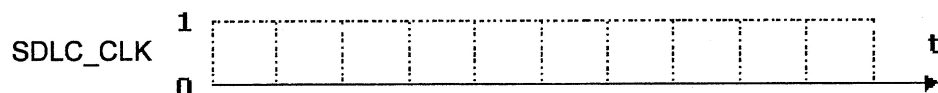
Partie F

Q38 et Q39

Oscillogrammes des signaux d'horloge



Q40



Q44

Emetteur		Récepteur	
Broche 3	Broche 2	Broche 3	Broche 2

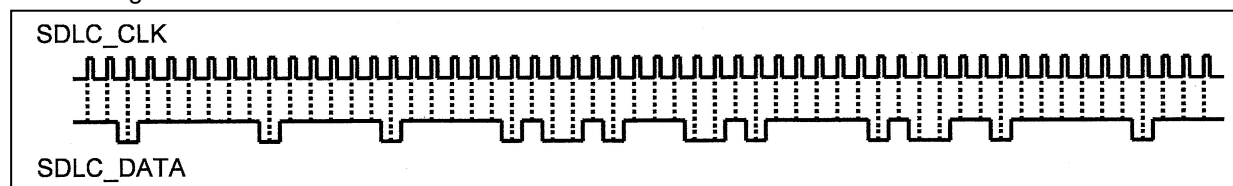
Q45

Nom du signal de sélection du mode	Emetteur	Récepteur

Q46

	RS232	RS485
Liaison asymétrique		
Liaison symétrique (meilleure immunité au bruit)		
Distance liaison < 50m		
Distance liaison < 1km		
Débits < 20 kbauds		
Débits < 10 Mbauds		

Q47 Enregistrement d'une trame SDLC



Q48 et Q49 donnée SDLC\DATA

SDLC_DATA	1	1	1	1	1	0	1	1	1	1	1	0	1	0	0	1	0	1	1	1	0	0	1	0	1	1	1	1	0	1	0	0	1	1
noms des champs	adresse destinataire																																	

Session 2009	BTS Systèmes Electroniques	Page BR6 sur 6
9SEE4EL1	Epreuve U4.1 - Electronique Documents réponse	